

FuturePlus[®] Systems



Application Note:
Embedded DDR1 SDRAM
32 bit buses
(this is an addendum to Application Note
Embedded DDR1 SDRAM
Special Connection Solutions)

LA Even Pod	Odd Pin Side	Signal
+5V	1	NC
GND DC	3	NC
KCLK	5	#S0
D15	7	NC
D14	9	Clock
D13	11	DQS3
D12	13	DQS2
D11	15	DQS1
D10	17	DM3
D9	19	DM2
D8	21	DM1
D7	23	DM0
D6	25	BA2
D5	27	BA1
D4	29	BA0
D3	31	#RAS
D2	33	#CAS
D1	35	#WE
D0	37	CKE

LA Odd Pod	Even Pin Side	Signal
SCL	2	NC
SDA	4	NC
JCLK	6	CK0
D15	8	AD15
D14	10	AD14
D13	12	AD13
D12	14	AD12
D11	16	AD11
D10	18	AD10
D9	20	AD9
D8	22	AD8
D7	24	AD7
D6	26	AD6
D5	28	AD5
D4	30	AD4
D3	32	AD3
D2	34	AD2
D1	36	AD1
D0	38	AD0

LA Even Pod	Odd Pin Side	Signal
+5V	1	NC
GND DC	3	NC
KCLK	5	
D15	7	DQ25
D14	9	DQ24
D13	11	DQ31
D12	13	DQ23
D11	15	DQ22
D10	17	DQ21
D9	19	DQ20
D8	21	DQ30
D7	23	DQ19
D6	25	DQ18
D5	27	DQ17
D4	29	DQ16
D3	31	DQ29
D2	33	DQ15
D1	35	DQ14
D0	37	DQ13

Signal	Even Pin Side	LA Odd Pod
NC	2	+5V
NC	4	GND DC
DQS0	6	JCLK
DQ12	8	D15
DQ28	10	D14
DQ11	12	D13
DQ10	14	D12
DQ9	16	D11
DQ8	18	D10
DQ27	20	D9
DQ7	22	D8
DQ6	24	D7
DQ5	26	D6
DQ4	28	D5
DQ26	30	D4
DQ3	32	D3
DQ2	34	D2
DQ1	36	D1
DQ0	38	D0

FuturePlus Systems
719 278 3540
www.futureplus.com